

Corso di Calcolatori Elettronici I A.A. 2010-2011

Lezione 0

Presentazione del Corso

Prof. Roberto Canonico



Università degli Studi di Napoli Federico II
Facoltà di Ingegneria
Corso di Laurea in Ingegneria Informatica (allievi A-DA)
Corso di Laurea in Ingegneria dell'Automazione

Obiettivi del corso

- Fornire le conoscenze di base necessarie relative a:
 - **Architettura ed organizzazione dei calcolatori elettronici**
Quali sono i componenti di un calcolatore, come sono interconnessi, come interagiscono
 - **Reti Logiche**
Quali sono e come si progettano le macchine elementari che costituiscono un calcolatore
 - **Linguaggio del processore**
Le istruzioni del processore, la programmazione in linguaggi assemblativi, corrispondenza tra linguaggi ad alto livello e linguaggio macchina
-

Obiettivi del corso (2)

- Dunque studieremo l'architettura **dei calcolatori elettronici**
 - Si noti l'uso del plurale
 - E' importante che comprendiate che non tutti i calcolatori sono "Personal Computer"
 - Essendo comunque il PC il calcolatore di uso più comune, di frequente esemplificheremo i concetti facendo riferimento ai sistemi PC
 - Data la complessità e le particolarità dei processori su cui si basano i PC odierni, assumeremo come processore di riferimento la CPU Motorola 68000
 - **Non è** un obiettivo di questo corso quello di formare programmatori assembler esperti
-

Metodologia didattica

- Lezioni frontali con supporto multimediale
 - Esercitazioni guidate in aula con esempi in uno specifico linguaggio assembly (MC68K)
 - Esercitazioni assistite in laboratorio
-

Libri di testo

1. C. Hamacher, Z. Vranesic, S. Zaky.
Introduzione all'architettura dei calcolatori seconda edizione.
McGraw-Hill, 2007.

ISBN: 978-88-386-6373-4

– <http://www.ateneonline.it/hamacher/>

2. Bruno Fadini, Nicola Mazzocca.
Reti logiche: complementi ed esercizi.
Liguori, 1995.

ISBN: 978-88-207-2568-6



Sito web del corso

- Lucidi delle lezioni ed ulteriori risorse didattiche messe a disposizione dal docente all'interno del sito del corso:
 - <http://wpage.unina.it/rcanonic/didattica/ce1>

Modalità d'esame

**Prova al calcolatore
+ Prova scritta
+ Prova orale**

PRENOTAZIONE OBBLIGATORIA
tramite sistema ufficiale ESIS da
www.docenti.unina.it/roberto.canonico
Sezione Esami – Appelli

Contact info

Sito web del docente:

<http://www.docenti.unina.it/roberto.canonico>

Ricevimento studenti:

negli orari indicati sul sito web del docente
presso

Dipartimento di Informatica e Sistemistica

Via Claudio, 21 – 80125 Napoli

Stanza 3.14
